Cortex-M3 CPU 36/72 MHz — ARM POWERED

JTAG/SWdebug

Nested vectored IT contrôleur

SysTic Timer

DMA 7 canaux

ARM Lite High-speed Bus matrice arbitre (max 72 MHz)

Flash I/F

32Ko-128Ko Mém. Flash

6Ko-16/20Ko SRAM

20 reg. temporaires

Clock contôle

Pont

ARM Peripheral Bus (max 36 MHz)

6 PWM 16bits synchronisés par ACtimer

Jusqu'à 16 IT externes

32/49/80 E/S

SPI

USART/LIN smartcard/IrDA modem control

Pont

ARM Peripheral Bus (max 72 MHz)

3 timers 16bits

2 Watchdog (indépendant et autonome)

1 ou 2 ADC 16 canaux/1Mech

Capteur Température

Alim Régulée 1.8V POR/PDR/PVD

Oscillateurs Ext 32 KHz +4~16MHz

Oscillateurs Int 32 KHz +8MHz

PLL

RTC/AWU

USB 2.0FS

CAN 2.0B

2xUSART/LIN smartcard/IrDA modem control

SPI

2xI²C

DMA : Direct Memory Access
RTC : Real Time Clock
AWU : Auto Wake Up capability with RTC alarm

POR : Power On Reset
PDR : Power Down Reset
PVD : Programmable Voltage Dete